(19)

JAPANESE PATENT OFFICE

PATENT ABSTRACTS OF JAPAN

(11) Publication number: 07159786 A

(43) Date of publication of application: 23.06.95

(51) Int. CI

G02F 1/1337 G02F 1/13 G02F 1/1333

(21) Application number: 06222952

(22) Date of filing: 19.09.94

(30) Priority:

12.10.93 JP 05254028

20.09.93 JP 05233262

(71) Applicant:

HITACHI LTD

(72) Inventor:

OE MASATO

KONDO KATSUMI

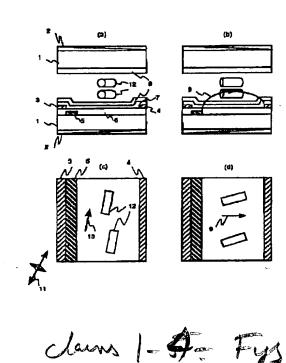
(54) LIQUID CRYSTAL DISPLAY DEVICE

(57) Abstract:

PURPOSE: To obtain the device which has high display quality and with which the residual image is hardly generated in the transverse electric field mode by specifying the period of time from the point when the display part is erased after displaying some patterns for a specified time to the point when the display part becomes indiscernible from the non-display part.

CONSTITUTION: In this device, the wire-shaped signal electrode 3, a pixel electrode 4 and a common electrode 5 are formed on the inside of each of a pair of transparent substrates and the insulating film 7 is provided on them and further, each of the resulting substrates is coated with the oriented film 8 which is subjected to orientation treatment. A liquid crystal composition is interposed between the substrates and the bar-shaped liquid crystal molecules 12 are oriented so that their longitudinal direction is at a certain angle to the longitudinal direction of the stripe-likely formed electrodes at the time of applying no electric field. At the time of applying the electric field 9, the direction of the liquid crystal molecules is changed to the direction of the electric field and the change in light-transmissivity due to the application of the electric field 9 is effected by arranging the polarizing plate 2 in the direction of the polarizing plate transmission axis 11. At this time, the required time for recovering the brightness after continuously displaying the same patterns and characters for 30min is adjusted to 25min. Thus, the liquid crystal display device which has high picture quality and with which the residual image is hardly generated can be obtained.

COPYRIGHT: (C)1995,JPO



(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出顯公開番号

特開平7-159786

(43)公開日 平成7年(1995)6月23日

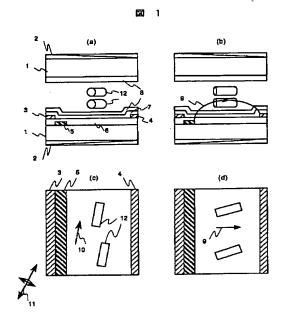
/1337		八八蛇生黄芍	整理番号 FI	技術表示箇所				(箇)
/13	500							
/1333	505							
			審査請求	未請求	請求項の数21	OL	(全 10	6 頁)
*	爾平6-222952		(71)出願人					
4	平成6年(1994)9月19日			J		可台四	厂目6番	地
			(72)発明者					
番号 ヤ	寺顧平5-254028		1	***************************************				F1号 杯
म	平5 (1993)10月12日							
国 E	日本(JP)		(72)発明者	·				
番号 名	特顧平5-233262		,	茨城県	3立市大みか町-	七丁目:	1番1号	林
(32) 優先日 5		平 5 (1993) 9 月20日		式会社日立製作所日立研究所内		j		
国 日]本(JP)		(74)代理人	弁理士	小川勝男			
	架 平 等 平 日 等 平 日 等 平	特顧平6-222952 平成6年(1994) 9 番号 特顧平5-254028 平5(1993)10月12 国 日本(JP) 番号 特顧平5-233262 平5(1993) 9 月20	特顧平6-222952 平成6年(1994)9月19日 番号 特顧平5-254028 平5(1993)10月12日 国 日本(JP) 番号 特顧平5-233262 平5(1993)9月20日	審査請求 特願平6-222952 (71)出願人 平成6年(1994)9月19日 (72)発明者 番号 特願平5-254028 平5(1993)10月12日 国 日本(JP) (72)発明者 番号 特願平5-233262 平5(1993)9月20日	等査請求 未請求 特顧平6-222952 (71)出頭人 0000051 株式会社 平成6年(1994) 9月19日 東京都等 (72)発明者 大江 監	審査請求 未請求 請求項の数21 特願平6-222952 (71)出願人 000005108 株式会社日立製作所 東京都千代田区神田駿行 (72)発明者 大江 昌人 茨城県日立市大みか町・ 文会社日立製作所日立長 国 日本 (JP) (72)発明者 近藤 克己 番号 特願平5-233262 平 5 (1993) 9 月20日 ズ会社日立製作所日立長	審査請求 未請求 請求項の数21 OL 特顧平6-222952 (71)出願人 000005108 株式会社日立製作所 東京都千代田区神田駿河台四 (72)発明者 大江 昌人 茨城県日立市大みか町七丁目 式会社日立製作所日立研究所に (72)発明者 近藤 克己 天城県日立市大みか町七丁目 元会社日立製作所日立研究所に (72)発明者 近藤 克己 大坂城県日立市大みか町七丁目 元会社日立製作所日立研究所に	審査請求 未請求 請求項の数21 OL (全 10 特願平6-222952 (71)出願人 000005108 株式会社日立製作所 東京都千代田区神田駿河台四丁目 6 租 (72)発明者 大江 昌人 茨城県日立市大みか町七丁目 1 番 1 号 式会社日立製作所日立研究所内 国 日本 (JP) (72)発明者 近藤 克己 茨城県日立市大みか町七丁目 1 番 1 号 で 1 日本 (JP) (72)発明者 元 (73)発明者 元 (73)采用 (

(54) 【発明の名称】 液晶表示装置

(57) 【要約】

【目的】残像が少ない高表示品質の液晶表示装置を得 ろ-

【構成】表示画素が、電極により基板上に構成され、該基板には液晶の配向膜が直接又は絶縁膜を介して形成されており、該基板は、配向膜を形成した基板と対向して配置され、該基板により液晶層が挟持され、該電極は、基板と概略平行な電界を発生するように構成され、該電極は、外部の制御手段と接続されており、該液晶層の光学特性を変化させる偏光手段を備えた液晶表示装置であって、図形を30分間表示し、表示部を消去してから、該表示部と非表示部が識別できなくなるまでの時間が5分以内であることを特徴とする液晶表示装置。



【特許請求の範囲】

【請求項1】表示画素が、電極により基板上に構成され、該基板には液晶の配向膜が直接又は絶縁膜を介して 形成されており、

該基板は、配向膜を形成した基板と対向して配置され、 該基板により液晶層が挟持され、

該電極は、基板と概略平行な電界を発生するように構成 ***

該電極は、外部の制御手段と接続されており、

該液晶層の光学特性を変化させる偏光手段を備えた液晶 表示装置であって、

図形を30分間表示し、表示部を消去してから、該表示部と非表示部が識別できなくなるまでの時間が5分以内であることを特徴とする液晶表示装置。

【請求項2】表示画素が、電極により基板上に構成され、該基板には液晶の配向膜が直接又は絶縁膜を介して形成されており、

該基板は、配向膜を形成した基板と対向して配置され、 該基板により液晶層が挟持され、

該電極は、基板と概略平行な電界を発生するように構成 され、

該電極は、外部の制御手段と接続されており、

該液晶層の光学特性を変化させる偏光手段を備えた液晶 表示装置であって、

図形を30分間表示し、表示部を消去してから、該表示部と非表示部が識別できなくなるまでの時間が5分以内であり、

該液晶層、該配向膜及び/もしくは該絶縁膜の比誘電率 ε_r と比抵抗 ρ の積 $((\varepsilon_r\rho)_{LC}, (\varepsilon_r\rho)_{AF}$ 及び/もしくは $(\varepsilon_r\rho)_{PAS}$)が、 $1\times10^{9}\Omega$ ・cm以上 $8\times10^{15}\Omega$ ・cm以下であることを特徴とする液晶表示装置。

【請求項3】表示画素が、電極により基板上に構成され、該基板には液晶の配向膜が直接又は絶縁膜を介して 形成されており、

該基板は、配向膜を形成した基板と対向して配置され、 該基板により液晶層が挟持され、

該電極は、基板と概略平行な電界を発生するように構成 され

該電極は、外部の制御手段と接続されており、

該液晶層の光学特性を変化させる偏光手段を備えた液晶 表示装置であって、

図形を30分間表示し、表示部を消去してから、該表示 部と非表示部が識別できなくなるまでの時間が5分以内 であり、

該配向膜及び/もしくは該絶縁膜の表面抵抗の値が3. 3×10^{''}Ω/□ 以上2.5×10^{'8}Ω/□ 以下であ ることを特徴とする液晶表示装置。

【請求項4】表示画素が、電極により基板上に構成され、該基板には液晶の配向膜が直接又は絶縁膜を介して 形成されており、

該基板は、配向膜を形成した基板と対向して配置され、 該基板により液晶層が挟持され、

該電極は、基板と概略平行な電界を発生するように構成 され、

該電極は、外部の制御手段と接続されており、

該液晶層の光学特性を変化させる偏光手段を備えた液晶 表示装置であって、

該液晶層,該配向膜及び/もしくは該絶縁膜の比誘電率 ε_r と比抵抗 ρ の積(($\varepsilon_r\rho$) $_{LC}$,($\varepsilon_r\rho$) $_{AF}$ 及び/もしくは($\varepsilon_r\rho$) $_{PAS}$)を近似させることを特徴とする 液晶表示装置。

【請求項5】請求項4記載の液晶表示装置において、該積が $1 \times 10^{\circ}\Omega$ ・cm 以上 $8 \times 10^{15}\Omega$ ・cm以下であることを特徴とする液晶表示装置。

【請求項6】表示画素が、電極により基板上に構成され、該基板には液晶の配向膜が直接又は絶縁膜を介して形成されており、

該基板は、配向膜を形成した基板と対向して配置され、 該基板により液晶層が挟持され、

該電極は、基板と概略平行な電界を発生するように構成 され、

該電極は、外部の制御手段と接続されており、

該液晶層の光学特性を変化させる偏光手段を備えた液晶 表示装置であって、

該液晶層,該配向膜及び/もしくは該絶縁膜の比誘電率 ε_r と比抵抗 ρ の積(($\varepsilon_r \rho$)_{LC},($\varepsilon_r \rho$)_{AF}及び/もしくは($\varepsilon_r \rho$)_{PAS})の最大値と最小値の比が 1 以上 1 0 0 以下であることを特徴とする液晶表示装置。

【請求項7】表示画素が、電極により基板上に構成され、該基板には液晶の配向膜が直接又は絶縁膜を介して 形成されており、

該基板は、配向膜を形成した基板と対向して配置され、 該基板により液晶層が挟持され、

該電極は、基板と概略平行な電界を発生するように構成 され、

該電極は、外部の制御手段と接続されており、

該液晶層の光学特性を変化させる偏光手段を備えた液晶 表示装置であって、

該液晶層, 該配向膜及び/もしくは該絶縁膜の比誘電率 ε_r と比抵抗 ρ の積(($\varepsilon_r \rho$) $_{Lc}$, ($\varepsilon_r \rho$) $_{AF}$ 及び/もしくは($\varepsilon_r \rho$) $_{PAS}$)の間に(1)から(3)の関係が成立していることを特徴とする液晶表示装置。

 $0. \ 1 \le (\varepsilon_r \rho)_{LC} / (\varepsilon_r \rho)_{AF} \le 1 \ 0$ $0. \ 1 \le (\varepsilon_r \rho)_{LC} / (\varepsilon_r \rho)_{PAS} \le 1 \ 0$ $0. \ 1 \le (\varepsilon_r \rho)_{AF} / (\varepsilon_r \rho)_{PAS} \le 1 \ 0$ $0. \ 1 \le (\varepsilon_r \rho)_{AF} / (\varepsilon_r \rho)_{PAS} \le 1 \ 0$ (3)

【請求項8】表示画素が、走査信号電極、映像信号電極、画素電極及びアクティブ素子により基板上に構成されていることを特徴とする請求項1から4のいずれかに記載の液晶表示装置。

【請求項9】表示画素が、電極により基板上に構成され、該基板には液晶の配向膜が直接又は絶縁膜を介して形成されており、

該基板は、配向膜を形成した基板と対向して配置され、 該基板により液晶層が挟持され、

該電極は、基板と概略平行な電界を発生するように構成 され。

該電極は、外部の制御手段と接続されており、

該液晶層の光学特性を変化させる偏光手段を備えた液晶 表示装置であって、

該基板 1 上の配向膜と該絶縁膜の厚さを合わせて 0.5 ~ $3 \mu m$ としたことを特徴とする液晶表示装置。

【請求項10】絶縁膜の厚さを0.4 μm~2 μm としたことを特徴とする請求項9記載の液晶表示装置。

【請求項11】配向膜が有機物であり、絶縁膜が無機物であることを特徴とする請求項1から4のいずれかに記載の液晶表示装置。

【請求項12】配向膜が有機物であり、絶縁膜が無機膜と有機膜の2層構造であることを特徴とする請求項1から4のいずれかに記載の液晶表示装置。

【請求項13】配向膜が有機物、絶縁膜が無機物であり、該有機物で構成される層が該無機物で構成される層より厚いことを特徴とする請求項1から4のいずれかに記載の液晶表示装置。

【請求項14】配向膜及び絶縁膜が共に有機物で構成されることを特徴とする請求項1から4のいずれかに記載の液晶表示装置。

【請求項15】配向膜の液晶層に接する側の面が平坦であることを特徴とする請求項1から4のいずれかに記載の液晶表示装置。

【請求項16】配向膜及び絶縁膜が同一材料からなることを特徴とする請求項1から4のいずれかに記載の液晶表示装置。

【請求項17】カラーフィルターを基板のいずれか一方の上に、かつ、該カラーフィルターと液晶層との間に絶縁膜が介在することを特徴とする請求項1から4のいずれかに記載の液晶表示装置。

【請求項18】カラーフィルター上の段差を平坦化する機能を有する平坦化膜が有機物であり、該平坦化膜の上に無機物の膜が形成されていることを特徴とする請求項1から4のいずれかに記載の液晶表示装置。

【請求項19】カラーフィルターを有する基板に構成される配向膜が無機物で構成される層を介していることを特徴とする請求項1から4のいずれかに記載の液晶表示装置。

【請求項20】カラーフィルターが、表示画素として走

査信号電極、映像信号電極、画素電極及びアクティブ素子を有する基板側に構成され、かつ、該カラーフィルターと液晶層との間に絶縁膜が介在することを特徴とする請求項1から4のいずれかに記載の液晶表示装置。

【請求項21】情報を入力する手段を備え、該情報を演算あるいは所定の処理を行う手段を有し、処理された該情報を出力する装置と記憶する装置及び内蔵電源を具備したことを特徴とする請求項1から4のいずれかに記載の液晶表示装置。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、残像の少ない高画質の 液晶表示装置に関する。

[0002]

【従来の技術】従来の液晶表示装置においては、液晶層を駆動する電極は2枚の基板上に形成され、相対向している透明電極を用いていた。これは液晶に印加する電界の方向を基板界面にほば垂直な方向とすることで動作する、ツイステッドネマチック表示方式に代表される表示方式を採用していることによる。一方、液晶に印加する電界の方向を基板界面にほば平行な方向にする方式として、櫛歯電極対を用いた方式が、例えば特公昭63-21907号公報、WO91/10936により提案されている。この場合、電極は透明である必要は無く、導電性が高く不透明な金属電極が用いられる。

【0003】しかしながら、これらの公知技術においては、液晶に印加する電界の方向を基板界面にほぼ平行な方向にする表示方式(以降、横電界方式と称する)をアクティブマトリクス駆動あるいは単純マトリクス駆動する際、高画質を得るために必要な液晶材料、配向膜及び絶縁膜の物性に関しては何ら言及していない。

[0004]

【発明が解決しようとする課題】ある特定の文字や図形を液晶表示装置に表示していると、その文字や図形を消去しても画面内には画像が焼き付き、その画像がしばらく残る残像と称する表示むらがしばしば発生する。液晶に印加する電界の方向を基板に垂直な方向とする方式でも横電界方式でも、残像が表示品質を損なうという共通の問題がある。特に、横電界方式では、液晶に印加する電界の方向を基板界面にほば垂直な方向とする表示方式に比べ、この残像が非常に発生しやすいという問題がある。

【0005】本発明の目的は、横電界方式において、残像の少ない高表示品質の液晶表示装置を提供することにある。

[0006]

【課題を解決するための手段】前記課題を解決するため に、本発明者らは以下の発明をした。

【0007】表示画素が、電極により基板上に構成され、該基板には液晶の配向膜が直接又は絶縁膜を介して

形成されており、該基板は、配向膜を形成した基板と対 向して配置され、該基板により液晶層が挟持され、該電 極は、基板と概略平行な電界を発生するように構成さ れ、該電極は、外部の制御手段と接続されており、該液 晶層の光学特性を変化させる偏光手段を備えた液晶表示 装置(以下、横電界方式の液晶表示装置とする)であっ て、図形を30分間表示し、表示部を消去してから、表 示部と非表示部が識別できなくなるまでの時間が5分以 内であることを特徴とする液晶表示装置を発明した。

【0008】また、表示部と非表示部が識別できなくな るまでの時間は黒表示部の輝度(B(黒))と白表示部 の輝度(B(白))を輝度計でモニターすることによ り、より定量的に測定できる。この際、B(白)/B (黒) が1以上1.5 以下になったときの時間を表示部 と非表示部が識別できなくなるまでの時間とする。

【0009】横電界方式の液晶表示装置において、表示 画素は走査信号電極及び映像信号電極で構成される。さ らに、画素電極及びアクティブ素子を具備することが望 ましい。しかしながら、これに限定されるものではな

【0010】ここで、配向膜とは液晶を配向させる機能 を有する膜である。また、絶縁膜とは電気的な絶縁をす る膜であるが、電極を保護する機能も持つことが可能で

【0011】また、本発明者らは、横電界方式の液晶表 示装置において、残像をなくすには、液晶層、配向膜及 び/もしくは絶縁膜の比誘電 ${f x} {f c}_{ {f r} }$ と比抵抗 ${f
ho}$ の積 $((\epsilon_r \rho)_{LC}, (\epsilon_r \rho)_{AF}$ 及び/もしくは $(\epsilon_r \rho)$ PAS) が、1×10°Ω・cm以上8×10¹⁵Ω・cm以下で あればよいことを見出した。

$$0.1 \le (\varepsilon_r \rho)_{LC} / (\varepsilon_r \rho)_{AF} \le 10$$

 $0.1 \le (\varepsilon_r \rho)_{LC} / (\varepsilon_r \rho)_{PAS} \le 10$ $0.1 \le (\varepsilon_r \rho)_{AF} / (\varepsilon_r \rho)_{PAS} \le 10$

また、本発明者らは、横電界方式の液晶表示装置におい て、基板上の配向膜と絶縁膜の厚さを合わせて、0.5 ~3 µm としたことを特徴とする液晶表示装置を発明 した。

【0020】本発明の液晶表示装置に、情報を入力する 手段を備え、該情報を演算あるいは所定の処理を行う手 段を有し、処理された該情報を出力する装置と記憶する 装置及び内蔵電源を具備することもできる。

【0021】本発明の液晶表示装置において、絶縁膜の 厚さは0.4 µm~2 µm とすることが望ましい。

【0022】また、本発明の液晶表示装置において、配 向膜が有機物であり、絶縁膜が無機物であることが望ま しい。さらに、配向膜が有機物であり、絶縁膜が無機膜 と有機膜の2層構造であることが望ましい。

【0023】また、本発明の液晶表示装置において、配 向膜が有機物、絶縁膜が無機物であり、該有機物で構成 される層が該無機物で構成される層より厚いことが望ま

【0012】ここで、液晶層の比誘電率 ε は、次式の平 均の比誘電率を表す。

[0013] $\varepsilon_r = (\varepsilon_r + 2 \varepsilon_r) / 3$

ここで、 ε は分子長軸方向の比誘電率であり、 ε は分 子単軸方向の比誘電率である。

【0014】上記の比誘電率 ε r と比抵抗 ρ の積 ε r ρ が、 $1 \times 10^{9} \Omega$ ・cm 未満であると、絶縁性を保持でき なくなり、また高い電圧保持率を維持できなくなる。上 限の値については後述する。

【0015】また、本発明者らは、横電界方式の液晶表 示装置において、残像をなくすには、配向膜及び/もし くは絶縁膜の表面抵抗の値が3.3×10¹¹Ω/□以上 2.5×10¹⁸Ω/□以下であればよいことを見出し

【0016】配向膜及び/もしくは絶縁膜の表面抵抗の 値が3.3×10□Ω/□ 未満であると、絶縁性を保持 できなくなり、また高い電圧保持率を維持できなくな る。上限の値については後述する。

【0017】また、本発明者らは、横電界方式の液晶表 示装置であって、液晶層,配向膜及び/もしくは絶縁膜 の比誘電率 ε r と比抵抗 ρ の積((ε r ρ) ι c, (ε $_{r}\rho$) $_{AF}$ 及び/もしくは $(\varepsilon_{r}\rho)_{PAS}$)を近似させるこ とを特徴とする液晶表示装置を発明した。

【0018】ここで、近似の定義としては、液晶層、配 向膜及び/もしくは絶縁膜の比誘電率εγと比抵抗ρの 積((ειρ)ις,(ειρ)ΑΓ及び/もしくは(ε rρ) PAS)の最大値と最小値の比が1以上100以下で あることであり、また、別の定義としては、下記の (1) から(3)の関係が成立していることである。 [0019]

 \cdot (1) (2)

(3)

しい。

【0024】また、配向膜及び絶縁膜が共に有機物で構 成されることも望ましく、配向膜及び絶縁膜が同一材料 であることも望ましい。さらに、配向膜の液晶層に接す る側の面が平坦であることが望ましい。

【0025】高画質のカラー表示を可能とするために は、カラーフィルターを基板のいずれか一方の上に、か つ、カラーフィルターと液晶層との間に絶縁膜が介在す ることが望ましい。また、カラーフィルター上の段差を 平坦化する機能を有する平坦化膜が有機物であり、平坦 化膜の上に無機物の膜が形成されていることが望まし い。さらに、カラーフィルターを有する基板に構成され る配向膜が無機物で構成される層を介していることが望 ましい。

[0026]

【作用】ここでは電界方向が基板にほば平行な方向に印 加される横電界方式の原理を最初に述べ、続いて本発明

の作用を述べる。

【0027】先ず初めに、電界方向に対する偏光板の偏光透過軸のなす角 ϕ_P 及び液晶界面近傍での液晶分子長軸(光学軸)方向のなす角 ϕ_L の定義を示す(図2)。偏光板及び液晶界面はそれぞれ上下に一対あるので必要に応じて ϕ_{P1} 、 ϕ_{P2} 、 ϕ_{LC1} , ϕ_{LC2} と表記する。なお、図2は後述する図1の正面図に対応する。

【0028】図1 (a), (b) は本発明の液晶パネル内 での液晶の動作を示す側断面を、図1 (c), (d) はそ の正面図を表す。図1ではアクティブ素子を省略してあ る。また、本発明ではストライプ状の電極を構成して複 数の画素を形成するが、ここでは一画素の部分を示し た。電圧無印加時のセル側断面を図1(a)に、その時 の正面図を図1 (c) に示す。透明な一対の基板の内側 に線状の信号電極3, 画素電極4、及び共通電極5が形 成され、その上に絶縁膜7が付設され、さらに配向膜8 が塗布及び配向処理されている。基板間には液晶組成物 が挟持されている。棒状の液晶分子12は、電界無印加 時にはストライプ状電極の長手方向に対して若干の角 度、即ち45度<φ_{Lc}<135度、又は、-45度<φ ιc<-135度をもつように配向されている。上下界面 上での液晶分子配向方向はここでは平行、即ちølci= φ_{LC2}を例に説明する。また、液晶組成物の誘電異方性 は正を想定している。

【0029】次に、電界9を印加すると図1(b),

(d) に示したように電界方向に液晶分子がその向きを変える。偏光板 2 を偏光板透過軸 1 1に配置することで電界印加によって光透過率を変えることが可能となる。このように、本発明によれば透明電極がなくともコントラストを与える表示が可能となる。液晶組成物の誘電率異方性は正を想定したが、負であっても構わない。その場合には初期配向状態をストライプ状電極の長手方向に垂直な方向から若干の角度 $|\phi_{LC}|$ (即ち、-45度< ϕ_{LC} <45度、または、135度< ϕ_{LC} <225度)を持つように配向させる。

【0030】なお、図1では共通電極が信号電極及び画素電極と異層である場合を示したが、共通電極は信号電極及び画素電極と同層であってもよい。図3には共通電極が画素電極と同層である際の画素構造の典型例を、図4及び図5には共通電極が画素電極と異層である場合の画素構造の典型例を示す。また、特に共通電極を具備しなくとも、走査電極に共通電極の機能をもたせることも可能である。しかしながら、以下に記述する本発明の概念は素子を構成する絶縁材料に関するものであり、種々の電極構造や薄膜トランジスタ構造に適用可能である。

【0031】同一図形や文字を30分間表示し続けた後、輝度が回復する時間が5分以内であるようにすることで残像のない高画質の液晶表示装置を得ることができる。残像は液晶層、配向膜又は絶縁膜内に、何らかの原因で分極が生じた場合に誘発される。したがって、具体

的には液晶層,配向膜及び/もしくは絶縁膜の比誘電率 ε_r と比抵抗 ρ の積($(\varepsilon_r\rho)_{LC}$, $(\varepsilon_r\rho)_{AF}$ 及び/もしくは $(\varepsilon_r\rho)_{PAS}$) が、 $8\times10^{15}\Omega$ ・cm以下にすることによって、蓄積された電荷を速く緩和させることができるため、残像が軽減される。

【0032】この場合の残像低減の原理のモデル図を図11(a)に示した。すなわち、画像内にある電荷が蓄積されてもその緩和速度が速く、電荷量が短い時間でなくなることによる。また、図11(b)のように蓄積される電荷量を小さくしてやることにより、緩和速度が速くなくとも残像を低減することができる。そこで、蓄積される電荷量を小さくするために、配向膜及び/もしくは絶縁膜の表面抵抗の値を $2.5 \times 10^{18}\Omega/\square$ 以下にすることによっても残像を改善することができる。さらに、液晶層、配向膜及び/もしくは絶縁膜の比誘電率 ϵ 、と比抵抗 ϵ の積、 ϵ 0、 ϵ 0、ほぼ等しくすることによって残像をさらに低減することができる。

【0033】前述のように、残像は液晶層、配向膜又は 絶縁膜内に何らかの原因で分局が生じた場合に誘発され る。また、配向膜に生じた分極は液晶層の二次的な分極 を生み出すなど、各層や膜内の分極は互いに干渉し合 う。例えば、液晶層の分極の緩和過程においても配向膜 の分極が残存していると、その分極は液晶層に影響を与 え液晶層の分極の緩和を妨げるように作用する。したが って、各層あるいは膜に生じた分極が互いに干渉しない ように緩和するためには、それぞれの緩和時間が等しく なければならない。この原理は電界が基板に対して平行 に印加される方式、つまり、横電界方式で特に顕著に成 立することを見出した。横電界方式では液晶層、絶縁膜 及び配向膜に相当する電気的等価回路が並列につながっ ている。したがって、例えば配向膜や絶縁膜の比誘電率 $\varepsilon_{\rm r}$ と比抵抗 ρ の積、 $\varepsilon_{\rm r}\rho$ が液晶層のそれより大きい と、配向膜や絶縁膜に残存している電圧が液晶層に余分 な電圧として印加され、結果として残像を誘発する。さ らに、抵抗Rがρd/S(ρ:比抵抗, d:電界方向の 長さ, S:電界に垂直な断面積)で表わされることを考 えると、横電界方式では電界を基板に対して垂直に印加 する方式に比べ、素子構造上非常に大きな抵抗を有して いる。すなわち、横電界方式では残留する直流成分が大 きいことを意味している。このような場合、残像を一層 低減するためには、さらに液晶層、配向膜及び/もしく は絶縁膜の比誘電率ε、と比抵抗ρの積((ε

 $r\rho$) $_{LC}$, $(\varepsilon_{r}\rho)_{AF}$ 及び/もしくは $(\varepsilon_{r}\rho)_{PAS}$ が、 $8\times10^{15}\Omega$ ・cm以下にするとよい。このようにすれば、蓄積された電荷の緩和過程において、液晶層,配向膜及び/もしくは絶縁膜が互いに干渉することなく短い時間で緩和する。

【0034】これらは、横電界方式において単純マトリクス駆動方式、あるいはアクティブマトリクス駆動方式 に関わらず成立するものである。 【0035】一方、液晶を配向させる機能を有する膜(配向膜)と電気的な絶縁と電極群を保護する機能を有する膜(絶縁膜)の厚みを合わせて 0.5μ m以上 3μ m以下、望ましくは 0.7μ m以上 2.8μ m以下にすることにより、各画素における配向膜と絶縁膜の抵抗成分を小さくすることができる。

【0036】実際には、電極群を付設してある基板上の 段差を軽減するためにも、絶縁膜の厚さを $0.4 \mu m$ 以 上 $2 \mu m$ 以下に設定するのが好ましい。

【0037】前述したように、横電界方式においては、 液晶層と配向膜及び絶縁膜に相当する電気的等価回路が 並列につながっている。したがって、配向膜や絶縁膜に 残留した電圧はそのまま液晶層に印加されることにな る。残像は配向膜や絶縁膜に残留した電圧が液晶層に印 加されることに起因することを考慮すると、各画素にお ける配向膜と絶縁膜に相当する抵抗成分を小さくすれば 配向膜や絶縁膜に残留する電圧を低減でき、液晶層に印 加される余分な電圧もなくなる。配向膜及び絶縁膜の抵 抗成分を小さくするには、配向膜及び絶縁膜の膜厚を厚 くし、電界方向に垂直な断面積を大きくすればよい。

【0038】このような場合、絶縁膜を信頼性が高い無機物で形成し、配向膜を有機物で形成するとよい。また、絶縁膜を無機膜と形成することが比較的容易な有機膜の2層構造にすることもよい。図8に各層の誘電率の大小によって液晶層内で電気力線が変化することを表す模式図を示す。液晶層に比して配向膜や絶縁膜の誘電率が小さいほど理想的な横電界が達成される。したがって、無機物の層を一般に誘電率の小さい有機物の層にできるだけ置き換えることで基板に水平な電界成分を効率良く利用することができる。さらには、絶縁膜を有機物にすることでその効果は有効となる。また、絶縁膜と配向膜を同一材料にすることはプロセス上の高効率化にもつながる。

【0039】液晶表示装置の画質を高めるためには、液晶に接する配向膜表面を平坦化することも重要である。 これにより表面の段差をなくし、ラビングの効果を面内で均一にすることで光漏れを抑えることができる。

【0040】横電界方式をカラー表示するには、カラーフィルターと液晶層の間に絶縁体のみが介在することが必要である。導電体の存在によって横電界成分が破壊されてしまうからである。

【0041】一般に、カラーフィルターの平坦化膜には エポキシ樹脂などの有機物が用いられており、その上に 透明電極が設けられている。しかしながら、横電界方式 では透明電極が前述のごとく必要ないため、平坦化膜が 直接配向膜と接することになる。この場合、配向膜の印刷性にしばしば問題が生ずるため、平坦化膜の上層に窒化シリコンなどの無機物層を設けると印刷性を高めるのに効果がある。

【0042】カラーフィルターは必ずしも電極群が存在

しない基板側に具備させる必要がなく、むしろ、アクティブ素子や電極群が付設されている基板側に構成することでアラインメントの精度を高めることができる。 【0043】

【実施例】本発明を実施例により具体的に説明する。

【0044】〔実施例1〕図3は本発明の単位画素にお ける各種電極の構造を示した第1の例である。研磨した ガラス基板上にAlよりなる走査電極13を形成し、前 記走査電極の表面はAlの陽極酸化膜であるアルミナ膜 で被覆した。走査電極を覆うようにゲート絶縁(ゲート SiN) 膜6とアモルファスシリコン (a-Si) 膜1 4を形成し、このa-Si膜上にn型a-Si膜、画素 電極4及び信号電極3を形成した。さらに、前記画素電 極及び信号電極と同層に共通電極5を付設した。画素電 極及び信号電極の構造としては図3に示すように、いず れもストライプ状の共通電極と平行で、走査電極と交差 するような構造とし、一方の基板上に薄膜トランジスタ 15及び金属電極群が形成された。これらによって、-方の基板上の画素電極,共通電極間で電界9がかかり、 かつその方向が基板界面にほば平行となるようにした。 基板上の電極はいずれもアルミニウムからなるが、電気 抵抗の低い金属性のものであれば特に材料の制約はな く、クロム、銅等でもよい。

【0045】画素数は40(×3)×30(即ち、n=120, m=30 である。)で、画素ピッチは横方向(即ちコモン電極間)は 80μ m,縦方向(即ちゲート電極間)は 240μ mで勝接するコモン電極の間隙の 68μ mよりも狭くし、高い開口率を確保した。また薄膜トランジスタを有する基板に相対向する基板上にストライプ状のR,G,B 3色のカラーフィルターを備えた。カラーフィルターの上には表面を平坦化する透明樹脂を積層した。透明樹脂上にポリイミド系の配向膜を塗布した。パネルには図7のように駆動LSIが接続され、TFT基板上には図7のように駆動LSIが接続され、TFT基板上に走査信号回路20,映像信号回路21を接続し、電源及びコントローラ22から走査信号電圧,映像信号電圧,タイミング信号を供給し、アクティブマトリクス駆動し

【0046】一方、上下界面近傍での液晶分子長軸方向は互いにほば平行で、かつ印加電界方向とのなす角度を15度($\phi_{\text{LC}1} = \phi_{\text{LC}2} = 15$ °)とした(図2)。ギャップdは球形のポリマビーズを基板間に分散して挟持し、液晶封入状態で $6.5\,\mu$ mとした。2枚の偏光板〔日東電工社製G1220DU〕でパネルを挟み、一方の偏光板の偏光透過軸をラビング方向(界面近傍での液晶分子長軸方向)にほば平行、即ち $\phi_{\text{Pl}} = 15$ °とし、他方をそれに直交、即ち $\phi_{\text{Pl}} = -75$ °とした。これにより、ノーマリクローズ特性を得た。

【0047】基板間にはトランス、トランスー4、4′

 用い、その比抵抗は $7.5 \times 10^{13} \Omega$ cm,比誘電率は2.9 であった。したがって、液晶,絶縁膜及び配向膜のそれぞれの比抵抗 ρ と比誘電率 ϵ ,の積 ϵ , ρ は、 $1 \times 10^{15} \Omega$ · cm以下であって、三者の中の最大値と最小値の比が1以上100以下であった。

【0048】表1に実施例 $1\sim12$,比較例1及び2の 積 $\epsilon_r \rho$ の値を示す。

[0049]

【表1】

表 1

実施例	Ω·cm	(επρ)AF Ω-cm	(¢ πp)PAS Ω •cm	log <u>(ε rp)AF</u> (ε rp)PAS	log <u>(e np)LC</u> (e np)AF	log (e rp)LC (e rp)PAS
1	3.3X10 ¹²	2.2X10 ¹⁴	2.0X10 ¹⁴	o	-1.8	-1.8
2	3.1X10 ¹⁵	2.9X10 H	2.4X10 15	-0.9	1.0	0.1
3	6.1X10 ¹²	7.8X10 13	5.0X10 14	-0.8	-1.1	-1.9
4	9.2X10 ¹³	1.2X10 ¹⁴	4.5X10 12	1.4	0.8	1.3
5 6 7	9.8X10 ¹²	1.5X10 ¹⁴	1.7X10 ¹²	2.0	-0.2	1.8
8	1.5X10 ¹⁸	1.0X10 14	1.0X10 ¹⁴	0	-0.8	-0.8
9	8.1X10 ¹⁴	6.4X10 13			1.0	1.0
10	3.1X10 ^{t2}	2.9X10 13			-1.4	-2.3
11	1.2X10 ¹⁵	5.8X10 12	8.0X10 ¹³	-1.1	2.3	1.2
12	1.2X10 ¹⁴	8.0X10 ¹⁵	8.0X10 ¹⁸	-2.0	0.2	-1.8

比較例	(ε rp)LC Ω·cm	(εrp)AF Ω·cm	(εrp)PAS Ω·cm	log (e rp)AF (e rp)PAS	log (e rp)LC (e rp)AF	log (ε rp)LC (ε rp)PAS
1	1.2X10 ¹⁶	5.8X10 12	4.8X10 ¹⁸	-1.1	2.3	1.2
2	3.8X10 ¹³	1.6X10 13	1.6X10 16	-2.3	0.6	-1.7

【0050】残像は目視で5段階評価した。同一図形パターンを30分間表示し続け、その後消去した際に輝度が回復する時間によって分類した。5は輝度が回復するのに5分を越えるもの、4は1以上5分以内、3は30秒以上1分以内、2は30秒以内であるが残像が起こっていると感じられるもの、1は残像が全く起こらなかったものというように分類評価した。本実施例1の残像の評価段階は1であり、残像が全く発生しなかった。

【0051】本発明は素子を構成する絶縁材料の比誘電率と比抵抗に関するものであり、種々の電極構造やTF T構造に適用可能である。

【0052】〔実施例2〕図4は本発明の単位画素における各種電極の構造を示した第2の例である。研磨した

ガラス基板上にA1よりなる走査電極13及び共通電極5を形成し、前記走査電極の表面はA1の陽極酸化膜であるアルミナ膜で被覆した。走査電極及び共通電極を覆うようにゲート絶縁(ゲートSiN)膜6を形成した。次に、アモルファスシリコン(a-Si)膜6を形成した。次に、アモルファスシリコン(a-Si)膜6を形成した。本種極4及び信号電極3を付設した。従って、画素電極4及び信号電極3を付設した。従って、画素電極と共通電極は異層である。画素電極の構造としては出ている形を形成し、それぞれの電極の一部が容量素子として、機能するような構造にした。これらによって、一方のを形を形成し、それぞれの電極の一部が容量素子として機能するような構造にした。これらによって、一方のある方向が基板界面にほぼ平行となるようにした。基板上の

電極はいずれもアルミニウムからなるが、電気抵抗の低い金属性のものであれば特に材料の制約はなく、クロム、銅等でもよい。画素数は 320×160 で、画素ピッチは横方向(即ち信号電極間)は 100μ m、縦方向(即ち走査電極間)は 300μ mである。パネルには図7のように駆動LSIが接続され、TFT基板上に走査信号回路 20,映像信号回路 21を接続し、電源及びコントローラ 22から走査信号電圧,映像信号電圧,タイミング信号を供給し、アクティブマトリクス駆動した。

【0053】一方、上下界面近傍での液晶分子長軸方向は互いにほぼ平行で、かつ印加電界方向とのなす角度を1050)とした(図20。 ギャップ d1 は球形のポリマビーズを基板間に分散して挟持し、液晶封入状態で 4.2μ mとした。2 枚の偏光板〔日東電工社製G1220 DU〕でパネルを挟み、一方の偏光板の偏光透過軸をラビング方向(界面近傍での液晶分子長軸方向)にほば平行、即ち ϕ_{P1} =1050とし、他方をそれに直交、即ち ϕ_{P2} =150とした。これにより、ノーマリクローズ特性を得た。

【0054】基板間には末端に3つのフルオロ基を有する化合物を主成分とした誘電異方性 Δ ϵ が正の液晶を挟持した。液晶の比抵抗は $5.0 \times 10^{14}\Omega$ cm であり、平均の比誘電率は6.1 であった。一方、絶縁膜には窒化シリコン (SiN)を用い、その比抵抗は $3.0 \times 10^{14}\Omega$ cm であり、比誘電率は8 であった。また、配向膜は2.2 ービス [4 - (p - p = > 1) フェニルプロパン] とピロメリット酸二無水物からなるポリイミド配向膜を用い、その比抵抗は $1.0 \times 10^{14}\Omega$ cm,比誘電率は2.9 であった。したがって、液晶,絶縁膜及び配向膜のそれぞれの比抵抗p と比誘電率 ϵ_{p} の積 ϵ_{p} ϵ_{p} は、 $1 \times 10^{9}\Omega$ · cm 以上 $8 \times 10^{15}\Omega$ · cm以下であった。三者の中の最大値と最小値の比が1 以上100 以下であった。

【0055】このようにして得られたアクティブマトリクス型液晶表示装置の残像の評価段階は1であり、残像が全く発生しなかった。

【0056】〔実施例3〕本実施例の構成は下記の要件 を除けば、実施例2と同一である。

【0057】絶縁膜には無機物である窒化シリコン(SiN)と有機物であるエポキシ樹脂の2層構造とし、この2層の絶縁膜上に配向膜としてRN-718(日産化学製)を塗布した。このとき、絶縁膜の比抵抗は $9.1\times10^{13}\Omega$ cm であり、比誘電率は5.5 であった。配向膜の比抵抗は $2.5\times10^{13}\Omega$ cm であり、比誘電率は3.1であった。また、液晶の比抵抗は $1.0\times10^{12}\Omega$ cm であり、比誘電率は6.1 であった。したがって、液晶,絶縁膜及び配向膜のそれぞれの比抵抗 ρ と比誘電率 ε_r の積 ε_r ρ は、 $1\times10^3\Omega$ ·cm 以上 $8\times10^{15}\Omega$ ·cm以下であって、三者の中の最大値と最小値の比が1以上100以下であった。

【0058】このようにして得られたアクティブマトリクス型液晶表示装置の残像の評価段階は1であり、残像が全く発生しなかった。

【0059】〔実施例4〕図5は本発明の単位画素にお ける各種電極の構造を示した第3の例である。薄膜トラ ンジスタ15は画素電極4,信号電極3,走査電極13 及びアモルファスシリコン膜14から構成される。共通 電極5は走査電極13と同層とし、同一の金属をパター ン化した。また、画素電極4と信号電極3も同一金属層 でパターン化して構成した。容量素子は、2本の共通電 極5の間を結合する領域において画素電極4と共通電極 5でゲート絶縁 (ゲートSiN) 膜6を挟む構造として 形成した。画素電極 4 は正面断面図 (図 5 , A – A ′) において、2本の共通電極5の間に配置されている。画 素ピッチは横方向(すなわち信号電極間)は69μm、 縦方向(すなわち走査電極間)は207µmである。電極 幅はそれぞれ10μmである。一方、開口率向上のため に1画素単位で独立に形成した画素電極4、及び共通電 極5の信号電極3の長手方向に伸びた部分の幅は若干狭 くし、それぞれ 5μ m、 8μ mとした。できるだけ高い 開口率を実現するために絶縁膜を介して共通電極5と信 号電極3を若干(1 µm) 重ね、走査電極方向のみ遮光 板16で遮光した。このようにして、共通電極5と画素 電極 4 とのギャップが 2 0 μm、開口部の長手方向の長 さが 1 5 7 µmとなり、 4 4.0% の高開口率が得られ た。画素数は320本の信号電極と160本の走査電極 とにより320×160個とした。パネルには図7のよ うに駆動LSIが接続され、TFT基板上に走査信号回 路20,映像信号回路21を接続し、電源及びコントロ ーラ22から走査信号電圧,映像信号電圧,タイミング 信号を供給し、アクティブマトリクス駆動した。

【 $0\ 0\ 6\ 0$ 】絶縁膜には有機物であるエポキシ樹脂の1 層構造とし、この絶縁膜上に配向膜としてRN-718 (日産化学製)を塗布した。このとき、絶縁膜の比抵抗は $1.5\times10^{12}\Omega$ cmであり、比誘電率は3.0であった。配向膜の比抵抗は $4.0\times10^{13}\Omega$ cmであり、比誘電率は3.1であった。また、液晶の比抵抗は $1.5\times10^{13}\Omega$ cm であり、比誘電率は6.1であった。したがって、液晶、絶縁膜及び配向膜のそれぞれの比抵抗 ρ と比誘電率 ϵ_r の積 $\epsilon_r \rho$ は、 $1\times10^{9}\Omega$ ・cm 以上 $8\times10^{15}\Omega$ ・cm以下であって、三者の中の最大値と最小値の比が1以上100以下であった。

【0061】このようにして得られたアクティブマトリクス型液晶表示装置の残像の評価段階は1であり、残像が全く発生しなかった。

【0062】〔実施例5〕本実施例の構成は下記の要件を除けば、実施例4と同一である。

【0063】絶縁膜中にカラーフィルターを形成した。 まず、窒化シリコン (SiN) を形成後、カラーフィル ターを印刷によって付設した。さらに、表面の平坦化の ためにエポキシ樹脂を塗布した。そして、配向膜として RN-718 (日産化学製)を塗布,形成した。

【0064】このとき、絶縁層の比抵抗は 4.4×10 ' $^{1}\Omega$ cmであり、比誘電率は3.9であった。配向膜の比抵抗は $4.9\times10^{13}\Omega$ cmであり、比誘電率は3.1であった。また、液晶の比抵抗は $1.6\times10^{13}\Omega$ cmであり、比誘電率は6.1であった。したがって、液晶、絶縁膜及び配向膜のそれぞれの比抵抗 ρ と比誘電率 ϵ , の積 ϵ , ρ は、 $1\times10^{9}\Omega$ ・cm以上 $8\times10^{15}\Omega$ ・cm以下であって、三者の中の最大値と最小値の比が1以上100以下であった。

【0065】このようにして得られたアクティブマトリクス型液晶表示装置の残像の評価段階は1であり、残像が全く発生しなかった。

【0066】〔実施例6〕本実施例の構成は下記の要件を除けば、実施例5と同一である。

【0067】配向膜の液晶に接する面の平坦性を高めるため、配向膜の膜厚を実施例5で実施した膜厚(1000 Å)の5倍、つまり、5000 Åに設定した。これにより、表面の平坦性が増し、段差が軽減されたため、ラビング処理を均一に行うことができた。結果的に、段差部での光漏れをなくすことができた。

【0068】このようにして得られたアクティブマトリクス型液晶表示装置の残像の評価段階は1であり、残像が全く発生せず、さらにコントラストも実施例5に比べて大きくなった。

【0069】〔実施例7〕本実施例の構成は下記の要件を除けば、実施例6と同一である。

【0070】エポキシ樹脂層の上へのポリイミド配向膜の印刷性は必ずしも良好なものではない。そこで、カラーフィルターの平坦化と絶縁膜を兼ねているエポキシ樹脂上に無機物である窒化シリコン(SiN)を形成した。このことにより、配向膜の印刷性が向上した。

【0071】このようにして得られたアクティブマトリクス型液晶表示装置の残像の評価段階は1であり、残像が全く発生せず、さらにコントラストも実施例5に比べて大きくなり、配向膜の印刷性が改善され歩留まりが向上した。

【0072】〔実施例8〕本実施例の構成は下記の要件 を除けば、実施例4と同一である。

【0073】絶縁膜と配向膜を同一材料にした。したがって、膜形成の工程が減り、スループットが向上した。絶縁膜と配向膜を兼ねる膜には2, 2-ビス [4-(p-アミノフェノキシ)フェニルプロパン]とピロメリット酸二無水物からなるポリイミドを 1.5μ m形成した。

【0074】絶縁膜と配向膜を兼ねるポリイミド膜の比抵抗は $3.5 \times 10^{13} \Omega$ cm であり、比誘電率は2.9 であった。また、液晶の比抵抗は $2.5 \times 10^{12} \Omega$ cm であり、比誘電率は6.1 であった。したがって、液晶、絶

縁膜及び配向膜のそれぞれの比抵抗 ρ と比誘電率 ε ,の 積 ε , ρ は、 $1\times10^9\Omega$ ・cm以上 $8\times10^{15}\Omega$ ・cm 以下であって、三者の中の最大値と最小値の比が 1 以上 100以下であった。

【0075】このようにして得られたアクティブマトリクス型液晶表示装置の残像の評価段階は1であり、残像が全く発生しなかった。

【0076】〔実施例9〕図6は本発明の単位画素における各種電極の構造を示した第4の例である。本実施例では各画素に薄膜トランジスタを付設しなかった。走査電極13と信号電極3は異層とし、それぞれの電極は走査回路ドライバと信号回路ドライバに接続し、単純時分割マトリクス駆動した。

【0077】上下界面近傍での液晶分子長軸方向は互いにほぼ平行で、かつ印加電界方向とのなす角度を105 度($\phi_{\text{LC1}} = \phi_{\text{LC2}} = 105$ 。)とした(図2)。ギャップdは球形のポリマビーズを基板間に分散して挾持し、液晶封入状態で $4.2\,\mu\text{m}$ とした。2 枚の偏光板〔日東電工社製G $1220\,\text{DU}$ 〕でパネルを挾み、一方の偏光板の偏光透過軸を界面近傍での液晶分子長軸方向にほぼ平行、即ち $\phi_{\text{Pl}} = 105$ 。とし、他方をそれに直交、即ち $\phi_{\text{Pl}} = 15$ 。とした。これにより、ノーマリクローズ特性を得た。

【0078】ところで、本実施例では末端に3つのフルオロ基を有するトリフッ素化合物を主成分とする、比抵抗が1.0×10¹⁴ Ω cm である液晶を用いた。また、その液晶の平均の比誘電率は6.1であった。一方、絶縁膜には窒化シリコン (SiN)を用い、その比抵抗は1.0×10¹² Ω cm、比誘電率は8であった。また、配向膜は2,2-ビス [4-(p-アミノフェノキシ)フェニルプロパン]とピロメリット酸二無水物からなるポリイミド配向膜を用い、その比抵抗は2.2×10¹³ Ω cm、比誘電率は2.9 であった。したがって、液晶、絶縁膜及び配向膜のそれぞれの比抵抗ρと比誘電率 ε rの積 ε rのは、1×10³ Ω ·cm 以上8×10¹⁵ Ω ·cm以下であって、三者の中の最大値と最小値の比が1以上100以下であった。

【0079】このようにして得られた液晶表示装置の残像の評価段階は1であり、残像が全く発生しなかった。 【0080】〔実施例10〕本実施例の構成は下記の要件を除けば、実施例1と同一である。

【0081】液晶の比抵抗は2.0×10¹¹ Ω cmであり、平均の比誘電率は6.5であった。絶縁膜は窒化シリコン(SiN)を用い、その比抵抗は3.0×10¹³ Ω cm であり、比誘電率は8.0 であった。また、配向膜には2.2-ビス[4-(p-アミノフェノキシ)フェニルプロパン]とピロメリット酸二無水物からなるポリイミド配向膜を用い、その比抵抗は1.0×10¹³ Ω cm、比誘電率は2.9であった。したがって、液晶層、絶縁膜及び配向膜のそれぞれの比抵抗 ρ と比誘電率 ε rの

積 ε , ρ は、 $1 \times 10^{9}\Omega$ ・cm以上 $8 \times 10^{15}\Omega$ ・cm以下であった。

【0082】このようにして得られたアクティブマトリクス型液晶表示装置の残像の評価段階は3であり、残像の時間は5分以内であった。

【0083】〔実施例11〕本実施例の構成は下記の要件を除けば、実施例2と同一である。

【0084】液晶の比抵抗は $2.0\times10^{14}\Omega$ cmであり、平均の比誘電率は6.1 であった。絶縁膜には二酸化珪素(SiO₂)を用い、その比抵抗は $1.0\times10^{13}\Omega$ cmであり、比誘電率は8.0 であった。また、配向膜は2.2 ービス [4 ー (p ー アミノフェノキシ)フェニルプロパン] とピロメリット酸二無水物からなるポリイミド配向膜を用い、その比抵抗は $2.0\times10^{12}\Omega$ cm,比誘電率は2.9であった。したがって、液晶層,絶縁膜及び配向膜のそれぞれの比抵抗 ρ と比誘電率 $\epsilon_r \rho$ は、 $1\times10^{9}\Omega$ ・cm以上 $8\times10^{15}\Omega$ ・cm以下であった。

【0085】このようにして得られたアクティブマトリクス型液晶表示装置の残像の評価段階は4であり、残像の時間は5分以内であった。

【0086】〔実施例12〕本実施例の構成は下記の要件を除けば、実施例2と同一である。

【0087】液晶の比抵抗は $2.0\times10^{13}\Omega$ cmであり、平均の比誘電率は6.1であった。絶縁膜には窒化シリコン (SiN) を用い、その比抵抗は $1.0\times10^{15}\Omega$ cm であり、比誘電率は8.0 であった。また、配向膜はRN-718 (日産化学製)を用い、その比抵抗は $3.2\times10^{12}\Omega$ cm,比誘電率は3.1であった。したがって、液晶層,絶縁膜及び配向膜のそれぞれの比抵抗 ρ と比誘電率 ϵ , ρ d、 $1\times10^{8}\Omega$ · cm以上 $8\times10^{15}\Omega$ · cm以下であった。

【0088】このようにして得られたアクティブマトリクス型液晶表示装置の残像の評価段階は4であり、残像の時間は5分以内であった。

【0089】〔実施例13〕実施例4と同様な電極構造とし、アクティブマトリクス駆動した。

【0090】本実施例では絶縁膜として窒化シリコン (SiN)を使用し、絶縁膜の膜厚を 0.4μ m とした。さらに、配向膜として4, 4 $^{\prime}$ - $^{\prime}$ $^$

 板間に分散して挟持し、液晶封入状態で $4.5\,\mu\text{m}$ とした。よって Δ n・d は $0.324\,\mu\text{m}$ である。 2 枚の偏光板〔日東電工社製G $1220\,D$ U〕でパネルを挟み、一方の偏光板の偏光透過軸を界面上の液晶分子長軸方向にほぼ平行、即ち $\phi_{P1}=95$ ° とし、他方をそれに直交、即ち $\phi_{P2}=5$ ° とした。これにより、ノーマリクローズ特性を得た。

【0092】このようにして得られたアクティブマトリクス型液晶表示装置の残像は評価段階1であり、残像が全く発生しなかった。一方、図10に示すように絶縁膜と配向膜の透明性は90%以上の透過率を確保していた。

【0093】〔実施例14〕本実施例の構成は下記を除けば、実施例13と同じである。

【0094】本実施例では絶縁膜として二酸化珪素(SiO_2)を使用し、絶縁膜の膜厚を 1.2μ m とした。さらに、配向膜として4, 4' - ジアミノジフェニルエーテルとピロメリット酸二無水物からなるポリイミド系配向膜を使用し、その膜厚を 0.3μ mとした。したがって、絶縁膜と配向膜の膜厚は合わせて 1.5μ mとなった。

【0095】このようにして得られたアクティブマトリクス型液晶表示装置の残像は評価段階1であり、残像が全く発生しなかった。一方、図10に示すように絶縁膜と配向膜の透明性は90%以上の透過率を確保していた。

【0096】〔実施例15〕本実施例の構成は下記の要件を除けば、実施例13と同一である。

【0097】本実施例では絶縁膜を無機物である窒化シリコン (SiN) と有機物であるエポキシ樹脂の 2 層構造とした。窒化シリコン層を $1.0\,\mu$ m, エポキシ樹脂層を $0.6\,\mu$ m とした。さらに、配向膜としてRN-718 (日産化学製)を使用し、その膜厚を $0.2\,\mu$ m とした。したがって、絶縁膜と配向膜の膜厚は合わせて $1.8\,\mu$ m となった。

【0098】このようにして得られたアクティブマトリクス型液晶表示装置の残像は評価段階1であり、残像が全く発生しなかった。一方、図10に示すように絶縁膜と配向膜の透明性は90%以上の透過率を確保していた。

【0099】〔実施例16〕本実施例の構成は下記の要件を除けば、実施例13と同一である。

【0100】本実施例では絶縁膜を無機物である窒化シリコン (SiN) と有機物であるエポキシ樹脂の2 層構造とした。窒化シリコン層を $0.3\,\mu$ m, エポキシ樹脂層を $1.5\,\mu$ m とした。さらに、配向膜としてRN-718 (日産化学製)を使用し、その膜厚を $0.2\,\mu$ m とした。したがって、絶縁膜と配向膜の膜厚は合わせて $2.0\,\mu$ mとなった。

【0101】このようにして得られたアクティブマトリ

クス型液晶表示装置の残像は評価段階1であり、残像が全く発生しなかった。一方、図10に示すように絶縁膜と配向膜の透明性は90%以上の透過率を確保していた。

【0102】〔実施例17〕本実施例の構成は下記の要件を除けば、実施例13と同一である。

【0103】本実施例では絶縁膜として二酸化珪素(SiO_2)を使用し、絶縁膜の膜厚を 0.2μ m とした。さらに、配向膜として4, 4' – ジアミノジフェニルエーテルとピロメリット酸二無水物からなるポリイミド系配向膜を使用し、その膜厚を 2.0μ mとした。したがって、絶縁膜と配向膜の膜厚は合わせて 2.2μ mとなった。

【0104】このようにして得られたアクティブマトリクス型液晶表示装置の残像は評価段階1であり、残像が全く発生しなかった。一方、図10に示すように絶縁膜と配向膜の透明性は90%以上の透過率を確保していた

【0105】〔実施例18〕本実施例の構成は下記の要件を除けば、実施例13と同一である。

【0106】本実施例では絶縁膜としてエポキシ樹脂を使用し、絶縁膜の膜厚を $1.8\,\mu$ mとした。さらに、配向膜として2, 2-ビス [4-(p-アミノフェノキシ)フェニルプロパン]とピロメリット酸二無水物からなるポイミド系配向膜を使用し、その膜厚を $0.5\,\mu$ mとした。したがって、絶縁膜と配向膜の膜厚は合わせて $2.3\,\mu$ mとした。

【0107】このようにして得られたアクティブマトリクス型液晶表示装置の残像は評価段階1であり、残像が全く発生しなかった。一方、図10に示すように絶縁膜と配向膜の透明性は90%以上の透過率を確保していた。

【0108】〔実施例19〕本実施例の構成は下記の要件を除けば、実施例13と同一である。

【0109】本実施例では絶縁膜と配向膜に用いる物質を同一にした。つまり、絶縁膜と配向膜の機能を合わせ持つ2, 2-ビス [4-(p-アミノフェノキシ)フェニルプロパン]とピロメリット酸二無水物からなるポイミド系配向膜を塗布し、その膜厚を 2.8μ m とした。

【0110】このようにして得られたアクティブマトリクス型液晶表示装置の残像は評価段階1であり、残像が全く発生しなかった。一方、図10に示すように絶縁膜と配向膜の透明性は90%以上の透過率を確保していた。

【0111】〔実施例20〕本実施例の構成は下記の要件を除けば、実施例13と同一である。

【0112】絶縁膜中にカラーフィルターを形成した。 まず、窒化シリコン(SiN)を形成後、カラーフィル ターを印刷によって付設した。さらに、表面の平坦化の ためにエポキシ樹脂を塗布した。そして、配向膜として RN-718 (日産化学製)を塗布,形成した。

【0113】このとき、窒化シリコン層は $0.3 \mu m$, エポキシ樹脂層は $1.5 \mu m$ とした。また、配向膜は $0.1 \mu m$ 塗布した。

【0114】このようにして得られたアクティブマトリクス型液晶表示装置の残像は評価段階1であり、残像が全く発生しなかった。一方、図10に示すように絶縁膜と配向膜の透明性は90%以上の透過率を確保していた。

【0115】〔実施例21〕本実施例の構成は下記の要件を除けば、実施例20と同一である。

【0116】配向膜の液晶に接する面の平坦性を高めるため、エポキシ樹脂層を 2.0μ m,配向膜RN-718の膜厚を 0.7μ m にした。これにより、表面の平坦性が増し、段差が軽減されたため、ラビング処理を均一に行うことができた。結果的に段差部での光漏れをなくすことができた。

【0117】このようにして得られたアクティブマトリクス型液晶表示装置の残像は評価段階1であり残像が全く発生せず、さらにコントラストも実施例20に比べて大きくなった。

【0118】〔実施例22〕本実施例の構成は下記の要件を除けば、実施例20と同一である。

【0119】エポキシ樹脂層の上へのポリイミド配向膜の印刷性は必ずしも良好なものではない。そこで、カラーフィルターの平坦化と絶縁膜を兼ねている $1.5\,\mu$ mのエポキシ樹脂上に無機物である窒化シリコン(SiN)を $0.3\,\mu$ m 形成した。このことにより、配向膜の印刷性が向上した。このとき、配向膜RN-718の膜厚を $0.1\,\mu$ m にした。

【0120】このようにして得られたアクティブマトリクス型液晶表示装置の残像は評価段階1であり残像が全く発生せず、コントラストも実施例20に比べて大きくなり、さらに配向膜の印刷性が改善され歩留まりが向上した。

【0121】〔実施例23〕実施例9と同様な電極構造をし、単純時分割マトリクス駆動し、ノーマリクローズ特性を得た。

【0122】絶縁膜として窒化シリコン(SiN)を膜厚 0.7μ m 形成し、その上に配向膜RN-422(日産化学製)を膜厚 0.9μ m 形成した。

【0123】このようにして得られた液晶表示装置の残像は評価段階1であり、残像が全く発生しなかった。一方、図10に示すように絶縁膜と配向膜の透明性は90%以上の透過率を確保していた。

【0124】〔実施例24〕本実施例の構成は下記の要件を除けば、実施例10と同一である。

【0.1.2.5】本比較例では絶縁膜として窒化シリコン (S.i.N) を使用し、絶縁膜の膜厚を $0.1\mu m$ とした。さらに、配向膜としてR.N-7.1.8を用いた。この

配向膜の膜厚は、 $0.1 \mu m$ とした。したがって、絶縁膜と配向膜の膜厚は合わせて $0.2 \mu m$ となった。

【0126】このようにして得られたアクティブマトリクス型液晶表示装置の残像は評価段階3であって、残像時間は5分以内であった。一方、図10に示すように絶縁膜と配向膜の透明性は90%以上の透過率を確保していた。

【0127】本発明に用いる絶縁膜や配向膜の有機膜は実施例に述べた有機高分子に限らず、ポリイミド, エリキシ系高分子などのほかに、ポリエステル, ポリウーン, ポリビニールアルコール, ポリアミド, シリコーン, アクリラート, オレフィンースルホン系高分子など、非感光性、感光性に関わらず使用することがで見る。さらに、有機高分子中に例えば τ -アミノプロピルメチルンラン, N- β (アミノプロピルメチルンプリンション, N- β (アミノエチル) τ -アミノプリットキシシラン, N- β (アミノエチル) τ -アミノプリットキシシラン, アーアミノブロピルメチルンプリング剤, エポキシ系シランカップリング剤, アルミニウムキレート, ジルコニウムキレートなどの表面処理剤を混合もしくは反応することもできる。ただし、これらに限定されるものではない。

【0128】また、無機膜も窒化シリコン、酸化シリコンなどに限らず、窒化ゲルマニウム、酸化ゲルマニウム、酸化アルミニウムなども使用することができる。ただし、これらに限定されるものではない。

【0129】〔比較例1〕本比較例の構成は下記の要件を除けば、実施例2と同一である。

【0130】液晶の比抵抗は $2.0\times10^{14}\Omega$ cmであり、平均の比誘電率は6.1であった。絶縁膜は窒化シリコン (SiN)を用い、その比抵抗は $6\times10^{15}\Omega$ cmであり、比誘電率は8であった。また、配向膜は2,2ービス [4-(p-rミノフェノキシ)フェニルプロパン]とピロメリット酸二無水物からなるポリイミド配向膜を用い、その比抵抗は $2.0\times10^{12}\Omega$ cm,比誘電率は2.9であった。したがって、絶縁膜の比抵抗 ρ と比誘電率 ϵ_r の積 ϵ_r ρ は、 $8.0\times10^{15}\Omega$ cm よりも大きくなった。

【0131】このようにして得られたアクティブマトリクス型液晶表示装置の残像の評価段階は5であった。

【0132】〔比較例2〕本比較例の構成は下記の要件を除けば、実施例2と同一である。

は2.9であった。したがって、絶縁膜の比抵抗 ρ と比誘電率 ϵ ,の積 ϵ , ρ は、8.0×10^{15 Ω cm</sub> よりも大きくなった。}

【0134】このようにして得られたアクティブマトリクス型液晶表示装置の残像の評価段階は5であった。

【0135】 〔比較例3〕 本比較例の構成は下記の要件 を除けば、実施例10と同一である。

【0.1.3.6】本比較例では絶縁膜として窒化シリコン (SiN)を使用し、絶縁膜の膜厚を 0.1μ m とした。さらに、配向膜としてRN-7.1.8を用いた。この配向膜の膜厚は、 0.1μ mとした。したがって、絶縁膜と配向膜の膜厚は合わせて 0.2μ mとなった。

【0137】このようにして得られたアクティブマトリクス型液晶表示装置の残像は評価段階5であった。

[0138]

【発明の効果】本発明によれば、残像の少ない横電界方式の液晶表示装置が得られる。

【図面の簡単な説明】

【図1】本発明の基板に水平な電界を印加する液晶表示 装置における液晶の動作を示す図。

【図2】本発明の液晶表示装置において、電界方向に対する界面上の分子長軸配向方向及び偏光板透過軸のなす角を示す図。

【図3】単位画素の平面図及び断面図(第1の例)。

【図4】単位画素の平面図及び断面図(第2の例)。

【図5】単位画素の平面図及び断面図(第3の例)。

【図6】単位画素の平面図及び断面図(第4の例)。

【図7】本発明の液晶表示装置におけるシステム構成を 示す図。

【図8】電気力線の屈折の法則の模式図及び各層の相対 的誘電率と層の厚みにより異なる横電界強度の違いを表 す図。

【図9】 (a) 液晶層, 絶縁膜及び配向膜の比抵抗 ρ と比誘電率 ϵ ,の積 ϵ , ρ の最大値と残像特性の関係を示す 図.

(b) 液晶層, 絶縁膜及び配向膜の比抵抗 ρ と比誘電率 ϵ , ϵ ρ の最大値と最小値の比と残像特性の関係を示す図。

【図10】(a)絶縁膜と配向膜の膜厚の和と残像評価の関係を表した図。

(b) 絶縁膜と配向膜の膜厚の和と膜の透過率の関係を表した図。

【図11】電荷の充電過程及び放電過程と残像特性の関係を表した図。

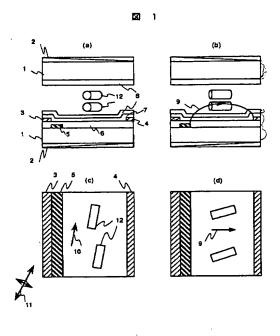
【符号の説明】

1…基板、2…偏光板、3…信号電極、4…画素電極、5…共通電極、6…ゲート絶縁膜、7…絶縁膜、8…配向膜、9…電界、10…ラビング方向、11…偏光板透過軸、12…液晶分子、13…走査電極、14…アモルファスシリコン膜、15…薄膜トランジスタ、16…遮

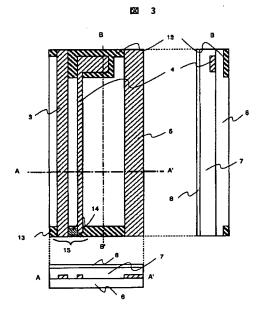
光板、17…前段走査電極の突起部、20…走査信号回路、21…映像信号回路、22…電源及びコントロー

ラ、23…共通電極駆動用回路、24…アクティブマト リクス型液晶表示素子。

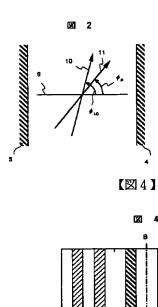
【図1】

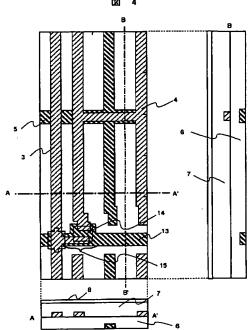


[図3]



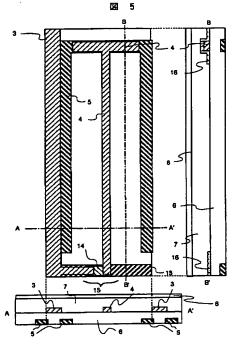
【図2】



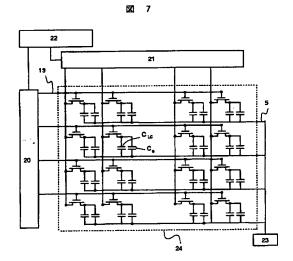




[図5]



【図7】



【図11】

